



TALLER INTEGRADOR INTER MÓDULOS FPGA Y VLSI

1. IDENTIFICACIÓN

Ubicación: 14vo trimestre (IC mención de Ingeniería)

Prelación: TICLE (IC mención de Ingeniería)

T P L C: 0 8 0 3

Departamento: Computación y grupos asociados a la carrera.

Área Curricular de Formación: IC, TIC

Nivel de Formación: Profesional.

2. JUSTIFICACIÓN

El propósito de este taller es integrar todo el conocimiento adquirido en el ámbito de FPGA y VLSI, y aplicarlos en aplicaciones concretos. Para ello, el estudiante deberá elaborar proyectos, o insertarse en algunos en ejecución, en donde deba aplicar todo el conocimiento adquirido en esos módulos.

3. OBJETIVOS

Al finalizar el curso, el estudiante está en capacidad de usar el conocimiento adquirido en FPGA y VLSI, en proyectos prácticos, como también identificar sus ámbitos de uso.

4. CONTENIDO PROGRAMÁTICO

Desarrollo de actividades en el marco de un proyecto de FPGA y VLSI concreto, donde el 20% corresponde a actividades vinculadas al componente de formación humanístico.

5. METODOLOGÍA DE ENSEÑANZA

Reuniones de trabajo, Espacios de trabajo colaborativo, Presentaciones publicas de avances, Informes de avances.

6. RECURSOS

- laboratorios adecuadamente acondicionados para la elaboración de proyectos
- equipos requeridos para la elaboración de los proyectos: computadoras, etc.

7. EVALUACIÓN



Evaluación integral y continua, donde el 20% corresponde al componente de formación humanístico.